

技术规格书

名 称 _____ 抗干扰天线 _____

型 号 _____ XH-JRB3-80 _____

技术规格书

1 产品名称

抗干扰天线。

2 产品型号

XH-JRB3-80。

3 用途

应用于抗干扰整机项目

4 功能

1) 信号接收：支持 BDB3、BDB1、GPSL1 频点；

2) 对 BDB3 频点信号进行放大变频及数字化处理，识别和处理各种强电磁干扰信号，送出剔除干扰信号的频点信号；

3) BDB3 频点具备抗干扰能力，可同时抗三个方向的干扰；

4) 抗烧毁功能：BDB3、BDB1、GPSL1 频点抗烧毁。

5 技术指标

1) 工作频点

接收频点：B3：1268.52MHz ± 10.23MHz；

B1：1561.098MHz ± 2.046MHz；

L1：1575.42 MHz ± 1.023MHz

2) B3 频点抗干扰能力：

a) 具备抗宽带调制、白噪声、扫频、脉冲、窄带等干扰信号能力，可同时抗三个方向的 B3 频点干扰源

b) 抗单个宽带干扰：≥90dB（信号以-130 dBm 计算）；

c) 抗三个宽带干扰：≥80dB（信号以-130 dBm 计算）；

d) 抗干扰空域范围：方位 0~360°，俯仰 30~90°；

注：俯仰角定义为抗干扰源与抗干扰天线空间矢量与水平的夹角，以机体系 y 轴为俯仰轴，逆时针方向为“+”，顺时针方向为“-”

3) 射频输出

输出功率：-60~-70dBm（BDB3、BDB1、GPSL1 频点）；

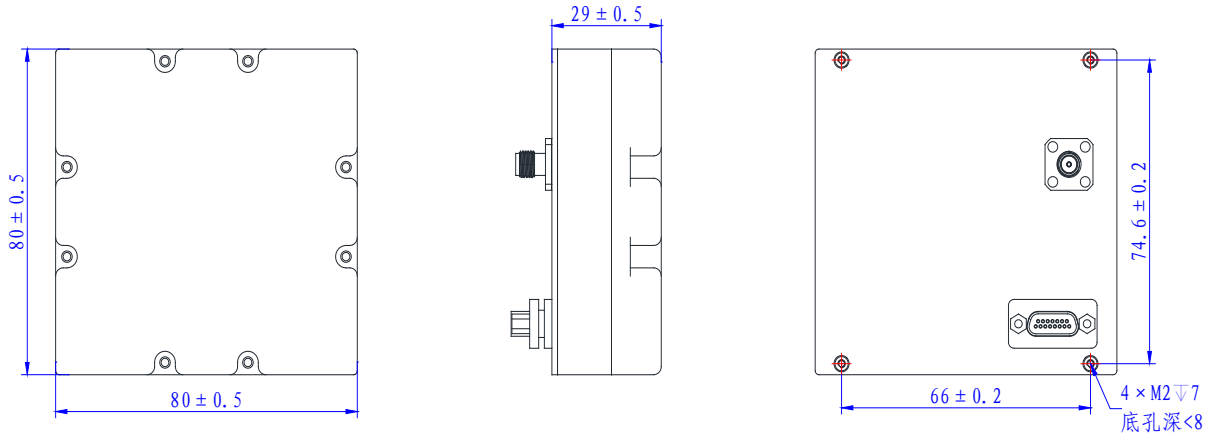
输出驻波：≤2.0（BDB3、BDB1、GPSL1 频点）。

4) 供电及功耗

a) 供电电压：直流 20VDC(电压范围 12-32V)供电

b) 功耗：≤15W

6 外形尺寸



7 接口

射频接收：SMA-K；

供电及通讯口：J30JM-15ZK。

接口定义如下表所示。

表 1 接口定义

序号	管脚	接口定义	序号	管脚	接口定义
1	1、2	+20V	9	11	RS232_TX
2	3、4	GND	10	12	RS232_RX
3	5	FPGA_TCK	11	13	GND
4	6	FPGA_TMS			
5	7	FPGA_TDO			
6	8	FPGA_TDI			
7	9	3.3V			
8	10	GND			

8 重量

≤350g。